

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日                      2 0 0 4 年    2 月    3 日  
Date of Application:

出 願 番 号                      特 願 2 0 0 4 - 0 2 6 5 3 4  
Application Number:  
[ST. 10/C] :                      [ J P 2 0 0 4 - 0 2 6 5 3 4 ]

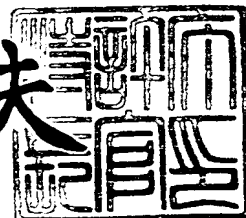
出 願 人                      三 洋 電 機 株 式 有 限 公 司  
Applicant(s):

CERTIFIED COPY OF  
PRIORITY DOCUMENT

2 0 0 4 年    2 月 2 7 日

特許庁長官  
Commissioner,  
Japan Patent Office

今 井 康 夫



出証番号    出証特 2 0 0 4 - 3 0 1 4 5 8 5

【書類名】 特許願  
【整理番号】 KMA1040002  
【提出日】 平成16年 2月 3日  
【あて先】 特許庁長官殿  
【国際特許分類】 H01L 23/12  
【発明者】  
    【住所又は居所】 大阪府守口市京阪本通 2 丁目 5 番 5 号 三洋電機株式会社内  
    【氏名】 鈴木 彰  
【発明者】  
    【住所又は居所】 大阪府守口市京阪本通 2 丁目 5 番 5 号 三洋電機株式会社内  
    【氏名】 野間 崇  
【発明者】  
    【住所又は居所】 大阪府守口市京阪本通 2 丁目 5 番 5 号 三洋電機株式会社内  
    【氏名】 篠木 裕之  
【発明者】  
    【住所又は居所】 大阪府守口市京阪本通 2 丁目 5 番 5 号 三洋電機株式会社内  
    【氏名】 高尾 幸弘  
【発明者】  
    【住所又は居所】 大阪府守口市京阪本通 2 丁目 5 番 5 号 三洋電機株式会社内  
    【氏名】 石部 眞三  
【発明者】  
    【住所又は居所】 大阪府守口市京阪本通 2 丁目 5 番 5 号 三洋電機株式会社内  
    【氏名】 大塚 茂樹  
【発明者】  
    【住所又は居所】 大阪府守口市京阪本通 2 丁目 5 番 5 号 三洋電機株式会社内  
    【氏名】 山口 恵一  
【特許出願人】  
    【識別番号】 000001889  
    【氏名又は名称】 三洋電機株式会社  
【代理人】  
    【識別番号】 100107906  
    【弁理士】  
    【氏名又は名称】 須藤 克彦  
    【連絡先】 電話 0 2 7 6 - 3 0 - 3 1 5 1  
【先の出願に基づく優先権主張】  
    【出願番号】 特願2003- 46755  
    【出願日】 平成15年 2月25日  
【手数料の表示】  
    【予納台帳番号】 077770  
    【納付金額】 21,000円  
【提出物件の目録】  
    【物件名】 特許請求の範囲 1  
    【物件名】 明細書 1  
    【物件名】 図面 1  
    【物件名】 要約書 1  
    【包括委任状番号】 9904682

**【書類名】 特許請求の範囲****【請求項 1】**

半導体素子が形成されている半導体ウエハの面に支持板を接着し、  
前記支持板が接着されている面と反対側の前記半導体ウエハの面をバックグラインドし、  
前記バックグラインドされた前記半導体ウエハの面にウェットエッチングを行うことによって、表面粗さを減らすことを特徴とした半導体装置の製造方法。

**【請求項 2】**

半導体素子が形成されている半導体ウエハの面に支持板を接着し、  
前記支持板が接着されている面と反対側の前記半導体ウエハの面をエッチングすることにより、溝を形成し、  
前記エッチングされた前記半導体ウエハの面にウェットエッチングを行うことにより、前記溝の角部を丸くするように加工することを特徴とした半導体装置の製造方法。

**【請求項 3】**

前記ウェットエッチングは、前記バックグラインドされた前記半導体ウエハの面を上に向けて、上方から当該半導体ウエハに薬液を滴下し、当該半導体ウエハを回転させ、薬液を当該半導体ウエハ全体に広げることにより、ウェットエッチング加工を行うことを特徴とする請求項 1 記載の半導体装置の製造方法。

**【請求項 4】**

前記ウェットエッチングは、前記エッチングされた前記半導体ウエハの面を上に向けて、上方から当該半導体ウエハに薬液を滴下し、当該半導体ウエハを回転させ、薬液を当該半導体ウエハ全体に広げることにより、ウェットエッチング加工を行うことを特徴とする請求項 2 記載の半導体装置の製造方法。

**【請求項 5】**

前記ウェットエッチングは、前記半導体ウエハの回転方向を切り換えながら行うことを特徴とする請求項 3 または請求項 4 に記載の半導体装置の製造方法。

**【請求項 6】**

前記ウェットエッチングは、前記バックグラインドされた半導体ウエハの面を CMP 処理することで表面粗さを減らすことを特徴とする請求項 1 記載の半導体装置の製造方法。

**【請求項 7】**

前記ウェットエッチングにより、前記バックグラインドされた半導体ウエハの面に付着している異物を除去することを特徴とする請求項 1, 3, 6 のいずれか 1 項に記載の半導体装置の製造方法。

**【請求項 8】**

前記ウェットエッチングにより、前記エッチングされた半導体ウエハの面に付着している異物を除去することを特徴とする請求項 2 または請求項 4 に記載の半導体装置の製造方法。

**【請求項 9】**

複数の半導体素子が形成されている半導体ウエハ上に、絶縁膜を介して、隣接する半導体素子の境界を中心として一対となる第 1 の配線を形成する工程と、

前記第 1 の配線を覆うように、接着剤を介して支持板を接着する工程と、

前記支持板が接着されている面と反対側の前記半導体ウエハの面をバックグラインドする工程と、

前記バックグラインドされた半導体ウエハの面にウェットエッチングを行うことで表面粗さを減らす工程と、

を有することを特徴とする半導体装置の製造方法。

**【請求項 10】**

前記バックグラインドされた半導体ウエハの面、もしくは前記ウェットエッチングされた前記半導体ウエハの面に対して、レジストによるパターンニングを行い、当該レジストをマスクとしたエッチングを行い、前記半導体素子の境界線に沿うように溝を形成する工程と

、  
前記溝を含めた前記エッチングされた半導体ウエハの面に対して、ウェットエッチングを行うことにより、当該溝の角部を丸める工程と、  
を有することを特徴とする請求項 9 記載の半導体装置の製造方法。

【請求項 1 1】

前記ウェットエッチングは、前記半導体ウエハを薬液に浸すディップ処理により行われることを特徴とする請求項 1， 2， 9， 1 0 のうちいずれか 1 項に記載の半導体装置の製造方法。

【請求項 1 2】

前記ウェットエッチングに替わって、ドライエッチングを行うことを特徴とする請求項 1， 2， 9， 1 0 のうちいずれか 1 項に記載の半導体装置の製造方法。

【書類名】明細書

【発明の名称】半導体装置の製造方法

【技術分野】

【0001】

本発明はボール状の導電端子を有するBGA（Ball Grid Array）型の半導体装置に関するものである。

【背景技術】

【0002】

近年、三次元実装技術として、また新たなパッケージ技術として、CSP（Chip Size Package）が注目されている。CSPとは、半導体チップの外形寸法とほぼ同サイズの外形寸法を有する小型パッケージをいう。

【0003】

従来より、CSPの一種として、BGA型の半導体装置が知られている。このBGA型の半導体装置は、半田等の金属部材からなるボール状の導電端子をパッケージの一主面上に格子状に複数配列し、パッケージの他の面上に搭載される半導体チップと電氣的に接続したものである。

【0004】

そして、BGA型半導体装置を電子機器に組み込む際には、各導電端子をプリント基板上の配線パターンに圧着することで、半導体チップとプリント基板上に搭載される外部回路とを電氣的に接続する。

【0005】

このようなBGA型半導体装置は、側部に突出したリードピンを有するSOP（Small Outline Package）やQFP（Quad Flat Package）等の他のCSP型半導体装置に比べて、多数の導電端子を設けることが出来、しかも小型化できるという長所を有する。このようなBGA型の半導体装置は、例えば携帯電話機に搭載されるデジタルカメラのイメージセンサチップとしての用途がある。

【0006】

図9は従来のBGA型の半導体装置の概略構成を示すものであり、図9（A）は、このBGA型半導体装置の表面側の斜視図である。また、図9（B）はこのBGA型半導体装置の裏面側の斜視図である。

【0007】

このBGA型の半導体装置100は、第1及び第2のガラス基板104a、104bの間に半導体チップ101がエポキシ樹脂105a、105bを介して封止されている。第2のガラス基板104bの一主面上、即ちBGA型の半導体装置100の裏面上には、ボール状の端子（以下、導電端子111と称す）が格子状に複数配置されている。この導電端子111は、第2の配線109を介して半導体チップ101へと接続される。複数の第2の配線109には、それぞれ半導体チップ101の内部から引き出された第1の配線が接続されており、各導電端子111と半導体チップ101との電氣的接続がなされている。

【0008】

このBGA型の半導体装置100の断面構造について図10を参照して更に詳しく説明する。図10はダイシングラインに沿って、個々のチップに分割されたBGA型の半導体装置100の断面図を示している。

【0009】

半導体チップ101の表面に形成された絶縁膜102の上に第1の配線103が設けられている。この半導体チップ101は樹脂105aによって第1のガラス基板104aと接着されている。また、この半導体チップ101の裏面は、樹脂105bによって第2のガラス基板104bと接着されている。そして、第1の配線103の一端は第2の配線109と接続されている。この第2の配線109は、第1の配線103の一端から第2のガラス基板104bの表面に延在している。そして、第2のガラス基板104b上に延在し

た第2の配線109上には、ボール状の導電端子111が形成されている。

【0010】

上述した技術は、例えば以下の特許文献1に記載されている。

【特許文献1】特許公表2002-512436号公報

【発明の開示】

【発明が解決しようとする課題】

【0011】

前記BGA型の半導体装置100では、ガラス基板を半導体チップ101の両面に接着している。しかし、半導体素子が形成されていない面、すなわち導電端子が配置される面については、必ずしも第2のガラス基板104bを接着させる必要はない。つまり、半導体チップ101と第2の配線109が絶縁されていれば、第2のガラス基板を接着する必要がなくなるということである。また、2枚のガラスの厚さが半導体装置100全体の厚さの多くを占めるようになっていて、そこで、半導体チップ101の半導体素子が形成されている面にのみガラス基板を接着することによって、コスト削減、半導体装置100の小型化を図ることが考えられている。その例として、本発明による半導体装置の断面図である図8を用いて説明する。第2のガラス基板を接着する代わりに半導体チップ1に絶縁膜7を形成し、この上に緩衝部材8、第2の配線9、保護膜10、導電端子11を形成することによって、半導体装置100と同等な半導体装置ができる。しかし、このような半導体装置を作るには、以下のような問題点がある。

【0012】

まず、第1の問題を説明する。このようなBGA型の半導体装置の製造では、絶縁膜7を成膜する前に、ガラス基板4を接着した面と反対側の面、即ち半導体装置の裏面をバックグランドで研削する工程がある。バックグランドでは、砥石で、複数の半導体チップを含む半導体ウエハを研削することによってウエハを薄くする。そのため、砥石の凹凸が反映され、研削後の面には深さや幅が数 $\mu\text{m}$ になるスクラッチが発生する。なお、図10に示した前記半導体装置100の場合には、両面にガラス基板を接着するため、スクラッチによる凹凸は、樹脂105bによって覆われるため、問題となりにくい。

【0013】

しかし、本発明のように半導体素子を形成した面にのみガラス基板を接着するBGA型の半導体装置では、チップと第2の配線の絶縁性を保つ為に、バックグランドされた半導体ウエハの面に絶縁膜7を形成する必要がある。絶縁膜7は、プラズマCVD装置によって形成する為、面内の凹凸が反映されてしまい、CVD成膜後の面は平坦にならない。その結果、絶縁膜7、第2の配線9、パターンニングに用いるレジスト膜の被覆性が悪化する原因となっていた。また、絶縁膜7の被覆性が悪い場合、ピンホールやクラックが発生することがあり、半導体装置の歩留まりや信頼性が低下する要因となっていた。

【0014】

次に第2の問題について説明する。バックグランド後、半導体ウエハを個々の半導体チップに分割するため、半導体ウエハの境界線に沿ってエッチングを行い溝を形成する。このエッチングされた半導体ウエハの面には、残渣や異物が付着することにより、エッチングされた半導体ウエハの面に凹凸ができる。また、エッチング後、角になる部分は先端が尖った形状になってしまう。これらにより、溝形成以降に成膜するパターンニング用のレジスト膜、第2の配線9、保護膜10の被覆性が悪化し、半導体装置の信頼性、歩留まりが低下する要因となっていた。

【課題を解決するための手段】

【0015】

本発明は、以上の問題点を鑑み成されたものであり、BGA型の半導体装置の製造工程で発生する上記バックグランドされた半導体ウエハの面の凹凸、上記エッチングされた半導体ウエハの面の凹凸、もしくは上記エッチングによる溝形成後に、角となり尖った部分が発生するといった問題を解決する。

【0016】

本発明は、バックグランド後、もしくはエッチング後に、半導体ウエハに対してウェットエッチングを行うことにより、ウエハ面内の凹凸の平滑化や尖った部分の先端を丸めるようにしたものである。これにより、その後の工程で、バックグランド後、もしくはエッチング後の半導体ウエハの面上に形成するレジスト膜、第2の配線、絶縁膜、保護膜の被覆性の向上を図ることができ、半導体装置の歩留まり、及びその信頼性を向上させることができる。

【発明の効果】

【0017】

本発明の効果は、薄型のBGA型半導体装置の製造における問題点を解決することにより、BGA型半導体装置の信頼性と歩留まりが向上することである。その内容は以下の通りである。

【0018】

(1) 支持板を接着した半導体ウエハの面と反対側の面に対するバックグランドの後に、上記半導体ウエハの面と反対側の面に発生するスクラッチ、即ち、幅、深さが数 $\mu\text{m}$ に達するウエハ面内の凹凸に対してウェットエッチングを行うことで、表面粗さが低減し、膜の被覆性が向上する。

【0019】

(2) バックグランド後、もしくはチップ境界部分をテーパのついた溝に加工するために行うエッチング作業後に発生する異物や残渣によるウエハ面内の凹凸、もしくは先端が尖っている部分に対してウェットエッチングを行い、ウエハ面内の凹凸をなくし、角を丸めることで、膜の被覆性を向上する。

【発明を実施するための最良の形態】

【0020】

次に、本発明の実施形態に係る半導体装置の製造方法を、図1乃至図8を参照しながら順次説明する。

【0021】

図1に示すように、後の工程で半導体チップ1となる半導体ウエハ1aを用意する。当該半導体チップ1は、例えばCCDのイメージセンサ用のチップであり、半導体のウエハプロセスにより形成される。その表面上に絶縁膜2を介して、半導体チップ1毎に分断するための境界S（ダイシングラインまたはスクライブラインと呼ばれる。）付近で、所定の間隙を有するように、一対の第1の配線3を形成する。ここで、第1の配線3は、半導体チップ1のボンディングパッドから、境界S付近まで拡張されたパッドである。すなわち、第1の配線3は外部接続パッドであって、半導体チップ1の図示しない回路と電氣的に接続されている。

【0022】

続いて、第1の配線3が形成された半導体ウエハ1aの表面に接着剤を介して支持板を接着する。ここでは、接着剤として透明のエポキシ樹脂5を、支持板として透明なガラス基板4を用いる。なお、例えば、CCDではない、メモリやマイコン等のLSIで、本発明のBGA型半導体装置を作る場合には、不透明なプラスチック製の支持板を各種適切な接着剤を用いて貼り合わせてもよい。

【0023】

図2に示すように、前記半導体ウエハ1aについて、ガラス基板4を接着した面と反対側の面をバックグランドして、半導体ウエハ1aの厚さを薄くする。このときのバックグランドされた半導体ウエハ1aの厚さは230 $\mu\text{m}$ 程度である。

【0024】

バックグランドされた半導体ウエハ1aの面では、図2中に円で囲んだ部分「a：エッチング前の面」に示すように、スクラッチが発生し、幅、深さが数 $\mu\text{m}$ 程度になる凹凸ができる。これを小さくするために、半導体ウエハ1aの材料であるシリコン（以下Si）と絶縁膜2及びガラス基板4の材料であるシリコン酸化膜（以下SiO<sub>2</sub>）に比して高いエッチング選択比を持つ薬液を用いて、半導体ウエハ1aの面に対してウェットエッチ

ングを行う。当該エッチングにより、半導体ウエハ 1 a を  $5 \sim 30 \mu\text{m}$  削り、図 2 中に円で囲んだ部分「b: エッチング後の面」に示したような凹凸の少ない面が得られる。

#### 【0025】

なお、当該ウェットエッチングで用いる薬液としては、前記したように Si と  $\text{SiO}_2$  で高い選択比をもっていれば特別な限定をするものではない。例えば、本実施形態では、ウェットエッチング溶液として、フッ化水素酸 2.5%、硝酸 50%、酢酸 10% 及び水 37.5% の溶液を使用している。

#### 【0026】

また、ウェットエッチングの方法としては、以下に示すいずれの方法を用いてもよい。

#### 【0027】

第 1 の方法は、レジスト塗布の様に、バックグラインドされた半導体ウエハ 1 a の面を上に向けて、半導体ウエハ 1 a 上に薬液を滴下し、ガラス基板 4 が接着された半導体ウエハ 1 a を、その軸を中心として回転させることで薬液を当該半導体ウエハ 1 a のウエハ面内全体に行き渡らせることで、ウェットエッチングを行い、表面粗さを減らす方法である。

#### 【0028】

この時、当該半導体ウエハ 1 a の回転方向を切り換えることにより、ウエハ面内全体に薬液がより均一に行き渡るようになり、表面粗さが低減する。

#### 【0029】

第 2 の方法は、半導体ウエハ 1 a を薬液に浸すディップ処理で、ウェットエッチングを行うことで、表面粗さを減らす方法である。これにより、上記第 1 の方法によるウェットエッチングに比して、より均一に薬液を当該半導体ウエハ 1 a のウエハ面内全体に行き渡らせることができるため、その表面粗さをより均一に減らすことが可能となる。

#### 【0030】

第 3 の方法は、バックグラインドされた半導体ウエハ 1 a の面を CMP (Chemical Mechanical Polishing) で研磨することによって、表面粗さを減らす方法である。

#### 【0031】

また、ウェットエッチングの代わりに、バックグラインドされた半導体ウエハ 1 a の面を上に向けて、当該半導体ウエハ 1 a の面に対してドライエッチングを行うことで、ウエハ面内全体の表面粗さを減らしてもよい。

#### 【0032】

ウェットエッチングの後、図 3 に示すように、ガラス基板 4 を接着した面と反対側の半導体ウエハ 1 a の面に対して、境界 S に沿って開口部を設けた不図示のレジストパターンを形成する。当該レジストパターンをマスクとして、半導体ウエハ 1 a を等方性エッチングすることにより、境界 S の部分で、テーパのついた溝が形成され、絶縁膜 2 が露出した状態となる。これにより、半導体ウエハ 1 a は個々の半導体チップ 1 に分割されるが、これらの半導体チップ 1 はガラス基板 4 によって支持されるので、全体としては半導体ウエハ 1 a の形態を有している。

#### 【0033】

なお、このエッチングは、ドライエッチング、ウェットエッチングのどちらで行ってもよい。

#### 【0034】

溝が形成された半導体ウエハ 1 a には、表面の凹凸や、エッチングによる残渣、異物が生じている。さらに、図 3 中に丸く囲んで c、d として示したように、溝で角になる部分が尖った形状になっている。

#### 【0035】

図 4 に示すように、前記した残渣や異物の除去、尖った部分の先端部を丸めるためにウェットエッチングを行う。当該ウェットエッチングにより、図 3 中の c、d の部分は、図 4 中の c、d の部分に示すように、尖った部分を丸くすることができる。

#### 【0036】



前記ウェットエッチングに使用する薬液は、バックグラインド後のウェットエッチングと同様の薬液を用いればよい。ウェットエッチングの方法としては、以下のような方法が挙げられる。

【0037】

第1の方法は、レジスト塗布の様に、溝形成後の面を上側にして、半導体ウエハ1a上に薬液を滴下し、当該半導体ウエハ1aを回転させることにより薬液を当該半導体ウエハ1a全体に行き渡らせ、溝形成後の面のウェットエッチングを行う方法である。

【0038】

この時、半導体ウエハ1aの回転方向を切り換えることにより、薬液が半導体ウエハ1a全体に均等に行き渡るようになり、ウエハ面内でのエッチングの均一性が向上する。

【0039】

第2の方法は、半導体ウエハ1aを薬液に浸すディップ処理を行うことで、溝形成後の面のウェットエッチングを行う方法である。これにより、上記第1の方法によるウェットエッチングに比して、より均一に薬液を当該半導体ウエハ1aのウエハ面内全体に行き渡らせることができるため、ウエハ面内でのエッチングの均一性をより向上することが可能となる。

【0040】

また、ウェットエッチングの代わりに、溝が形成された半導体ウエハ1aの面に対してドライエッチングを行うことで、半導体ウエハ1aの上記尖った部分の先端部を丸めてもよい。

【0041】

ウェットエッチングの後、図5に示すように、前記半導体チップ1のガラス基板4を接着した面と反対側の面に対して、絶縁膜7の成膜を行う。本実施例では、シランベースの酸化膜を3 $\mu$ m成膜する。

【0042】

図6に示すように、前記半導体チップ1において、絶縁膜7上に不図示のレジストを塗布し、前記第1の配線3の下面の一部が露出するように絶縁膜7をパターンニングする。前記レジストをマスクにして、絶縁膜7、絶縁膜2をエッチングし、第1の配線3の下面の一部を露出させる。次に、後に導電端子11を形成する位置と重なる位置に柔軟性を有する緩衝部材8を形成する。なお、緩衝部材8は導電端子11に加わる力を吸収し、導電端子11の接合時のストレスを緩和する機能を持つものであるが、本発明は緩衝部材8の不使用を制限するものではない。

【0043】

次に、前記ガラス基板4を接着した面と反対側の面に、第2の配線9を形成する。これにより、第1の配線3と第2の配線9が電氣的に接続される。

【0044】

図7に示すように、前記ガラス基板4を接着した面と反対側の面に、不図示のレジストを塗布し、境界Sに沿う部分を開口させるようにパターン形成を行う。当該レジストをマスクとしてエッチングを行い、境界S付近の第2の配線9を除去する。なお、不図示であるが、第2の配線9の形成後、ガラス基板4を接着した面と反対側の面に対して無電解メッキ処理を行い、第2の配線9に対して、Ni-Auをメッキする。

【0045】

次に、ガラス基板4を接着した面と反対側の面に保護膜10を形成する。保護膜10を形成するためには、ガラス基板4を接着した面と反対側の面を上に向けて、熱硬化性の有機系樹脂を上方から滴下して、半導体ウエハ1a自体を回転させることで、この回転により生じる遠心力を利用し、当該有機系樹脂をウエハ面上に広げる。これにより、第2の配線9の表面に保護膜10を形成することができる。

【0046】

図8に示すように、導電端子11を形成する部分（緩衝部材8に対応する位置上）を、不図示のレジストマスクを利用したエッチングにより除去する。そして、上記エッチング

により露出した第 2 の配線 9 上（緩衝部材 8 に対応する位置上）に導電端子 1 1 を形成する。そして、保護膜 1 0、樹脂 5、及びガラス基板 4 を、境界 S に沿って切断することにより B G A 型の半導体装置が完成する。

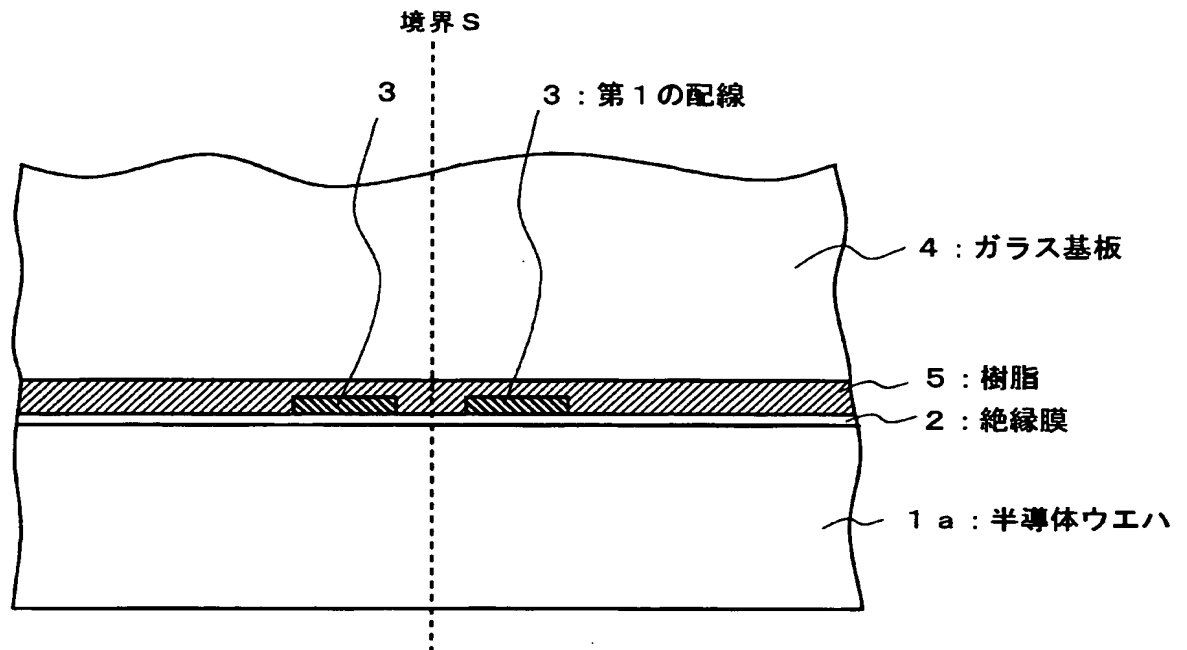
【図面の簡単な説明】

【 0 0 4 7 】

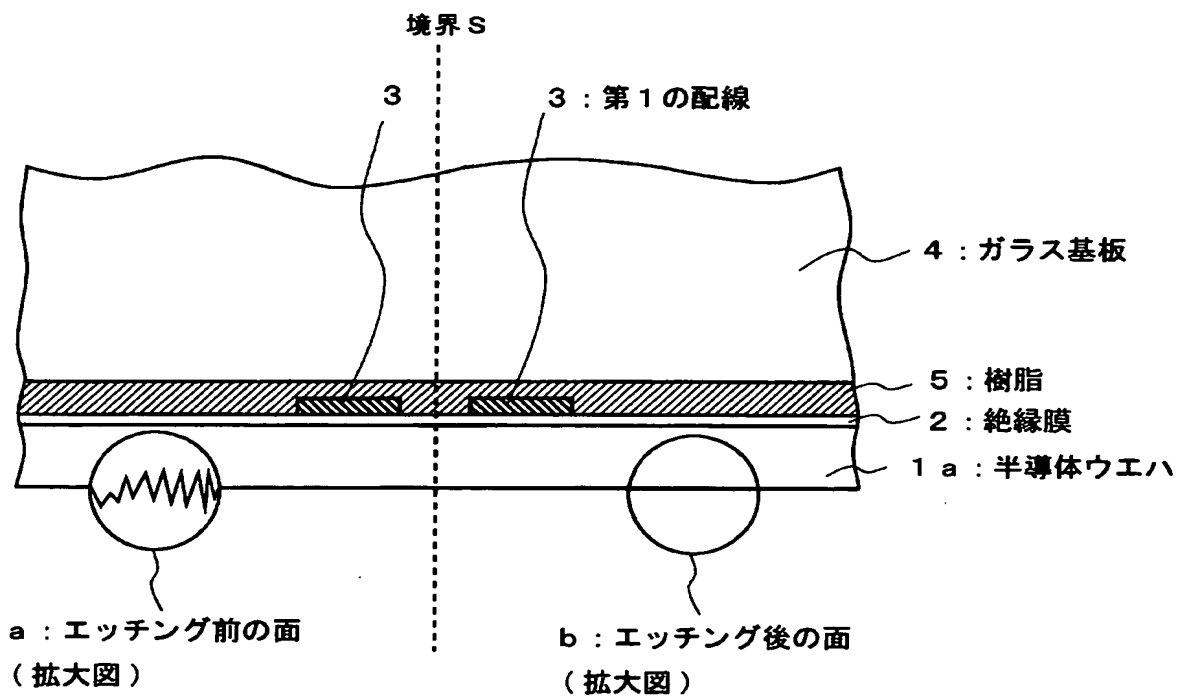
- 【図 1】 本発明の実施形態に係る半導体装置の製造方法の断面図である。
- 【図 2】 本発明の実施形態に係る半導体装置の製造方法の断面図である。
- 【図 3】 本発明の実施形態に係る半導体装置の製造方法の断面図である。
- 【図 4】 本発明の実施形態に係る半導体装置の製造方法の断面図である。
- 【図 5】 本発明の実施形態に係る半導体装置の製造方法の断面図である。
- 【図 6】 本発明の実施形態に係る半導体装置の製造方法の断面図である。
- 【図 7】 本発明の実施形態に係る半導体装置の製造方法の断面図である。
- 【図 8】 本発明の実施形態に係る半導体装置の製造方法の断面図である。
- 【図 9】 従来の半導体装置の製造方法による半導体装置の斜視図である。
- 【図 1 0】 従来の半導体装置の製造方法による半導体装置の断面図である。

【書類名】 図面

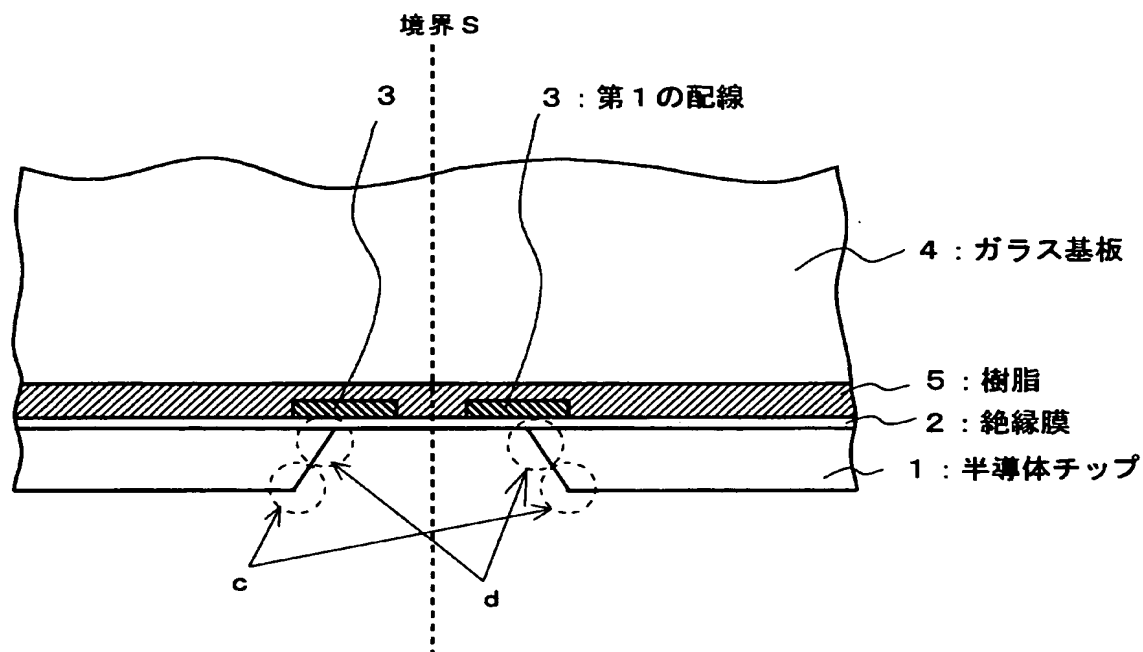
【図 1】



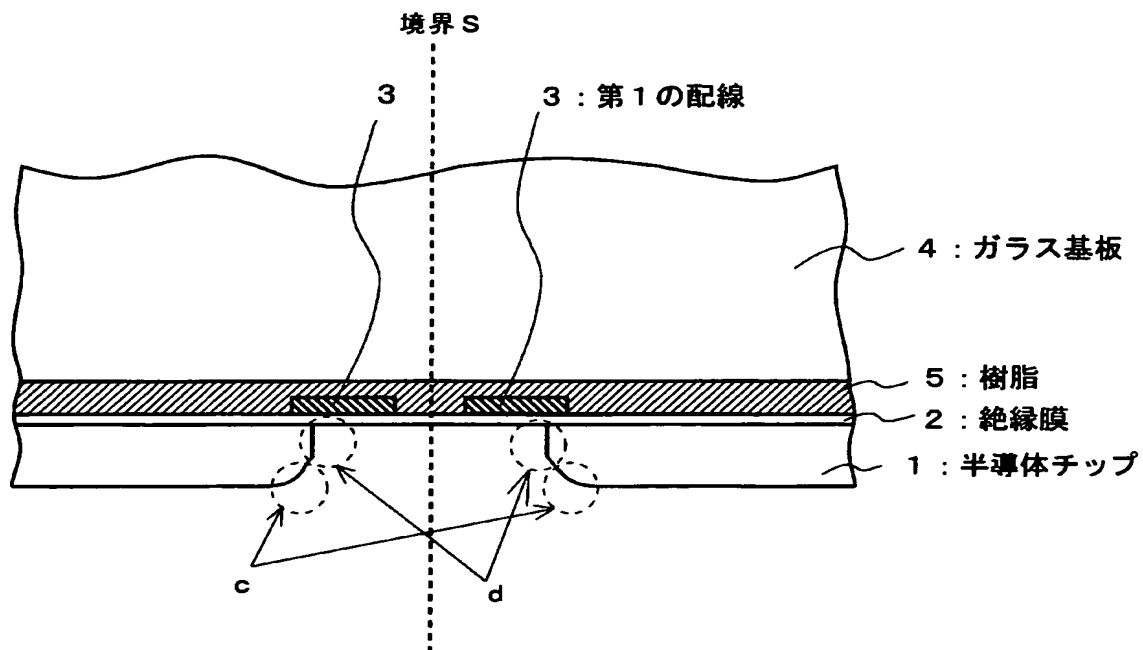
【図 2】



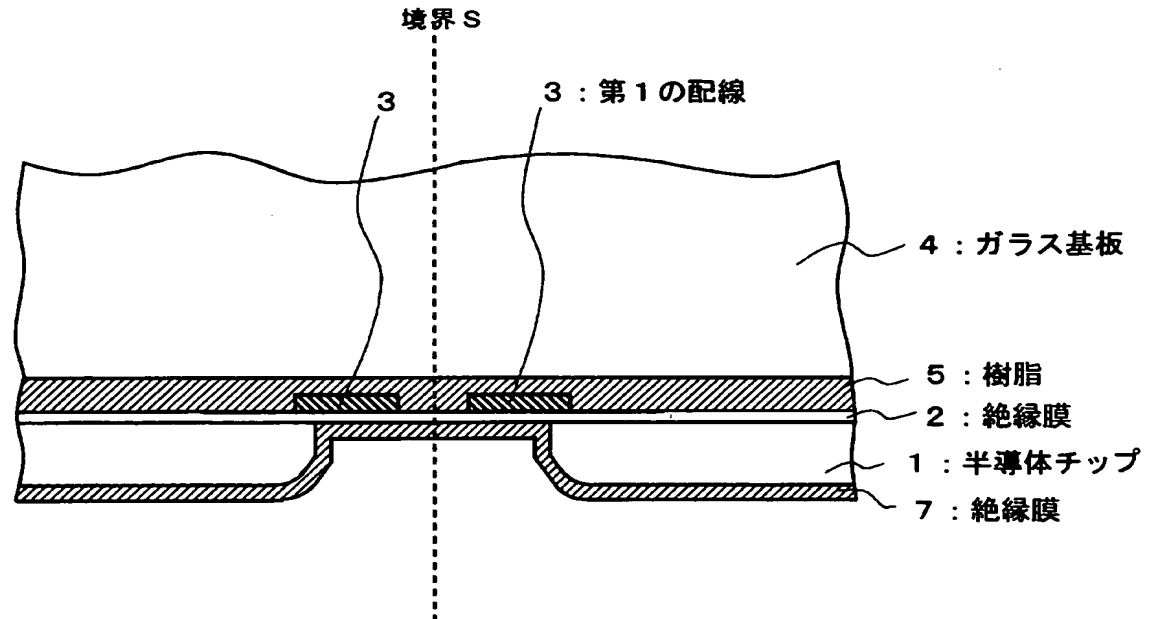
【図 3】



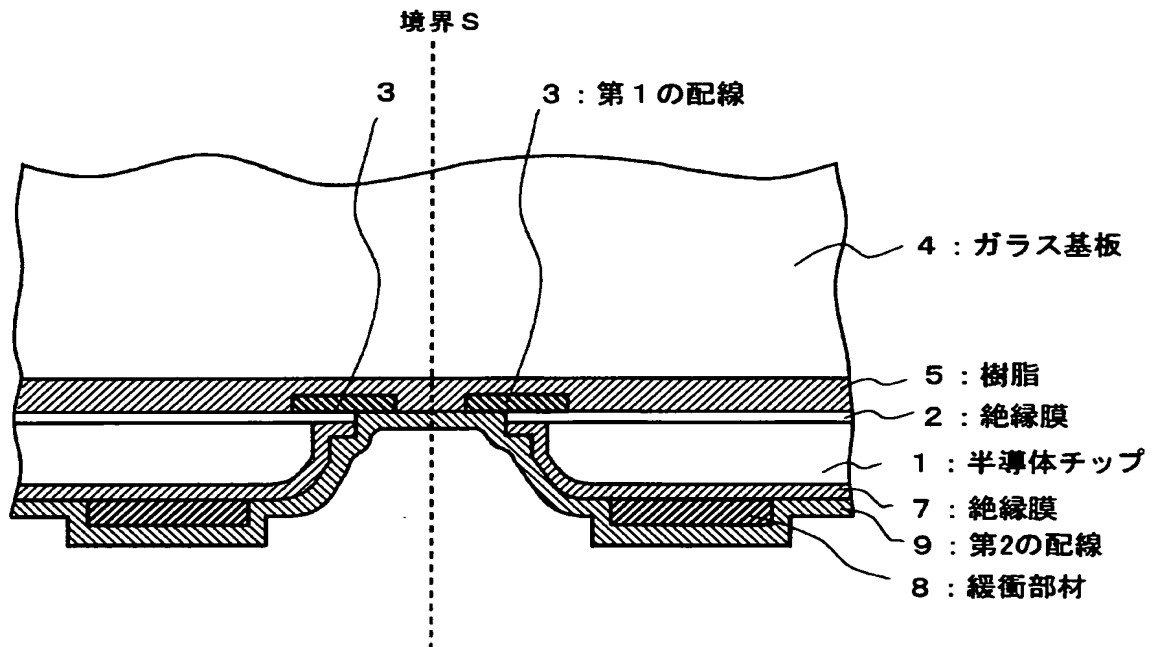
【図 4】



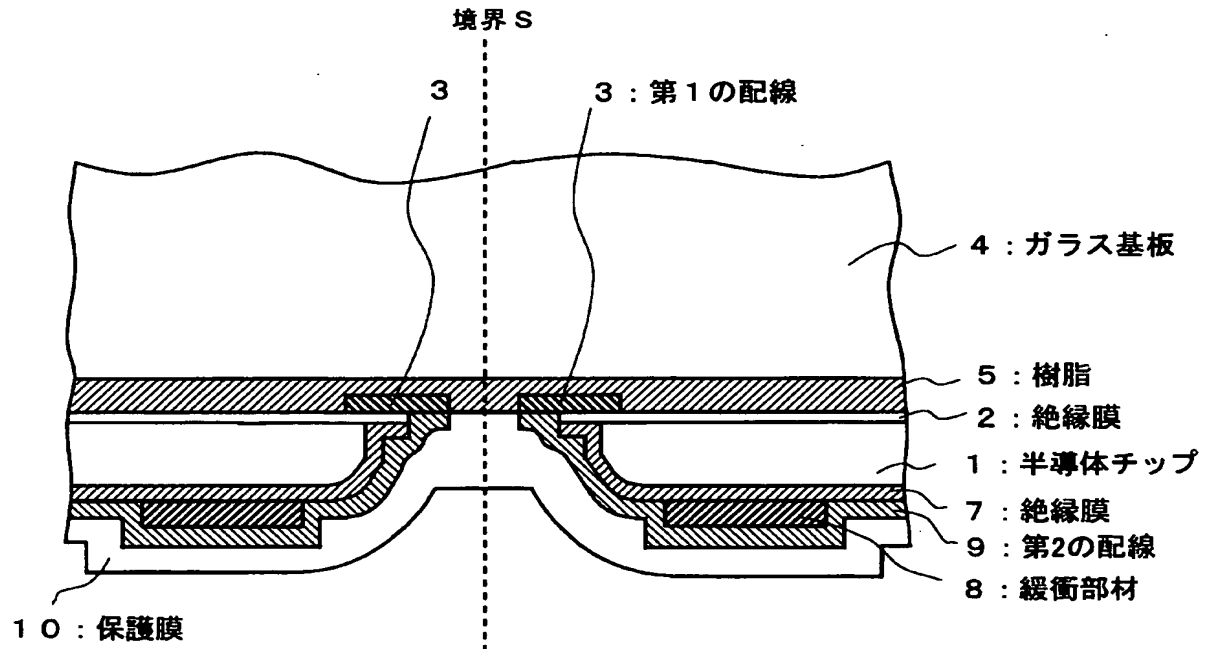
【図 5】



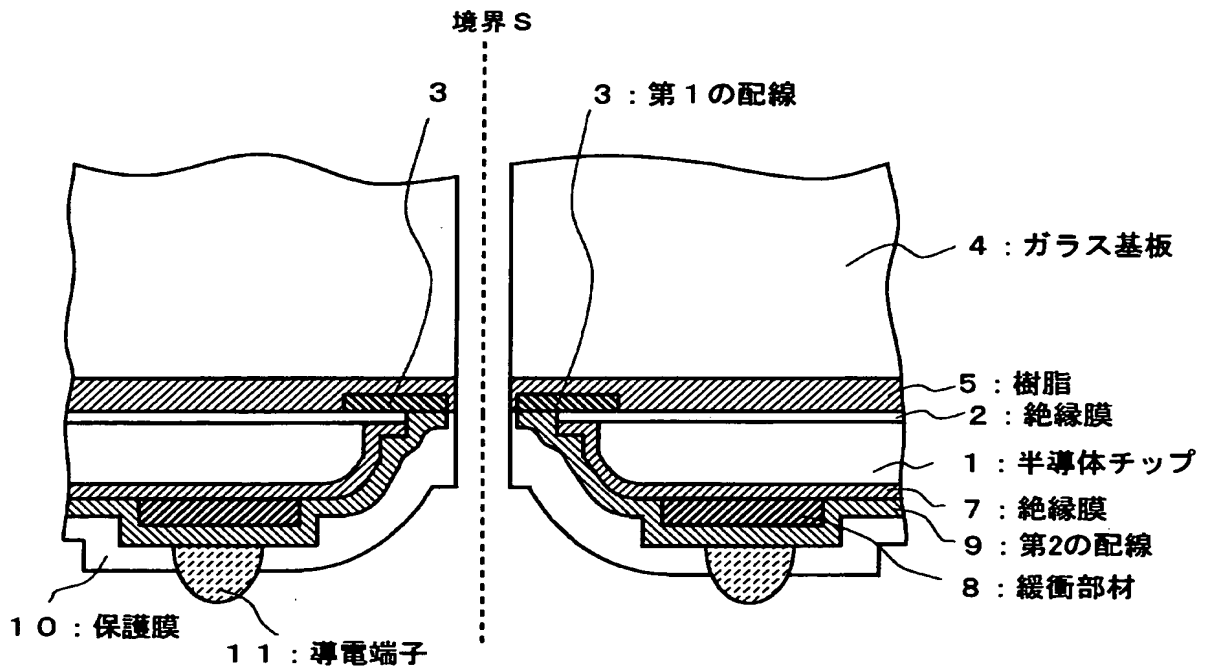
【図 6】



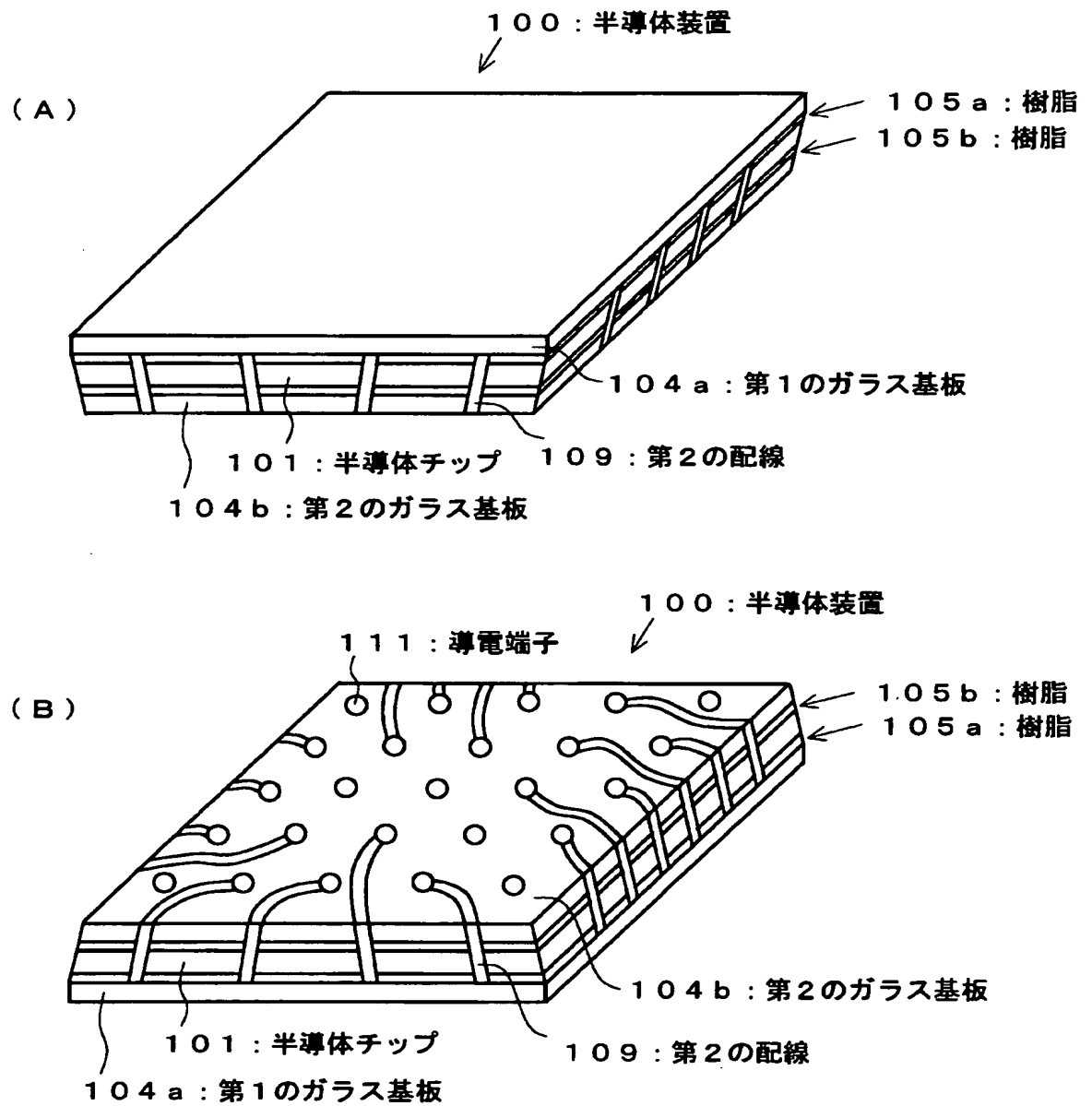
【図 7】



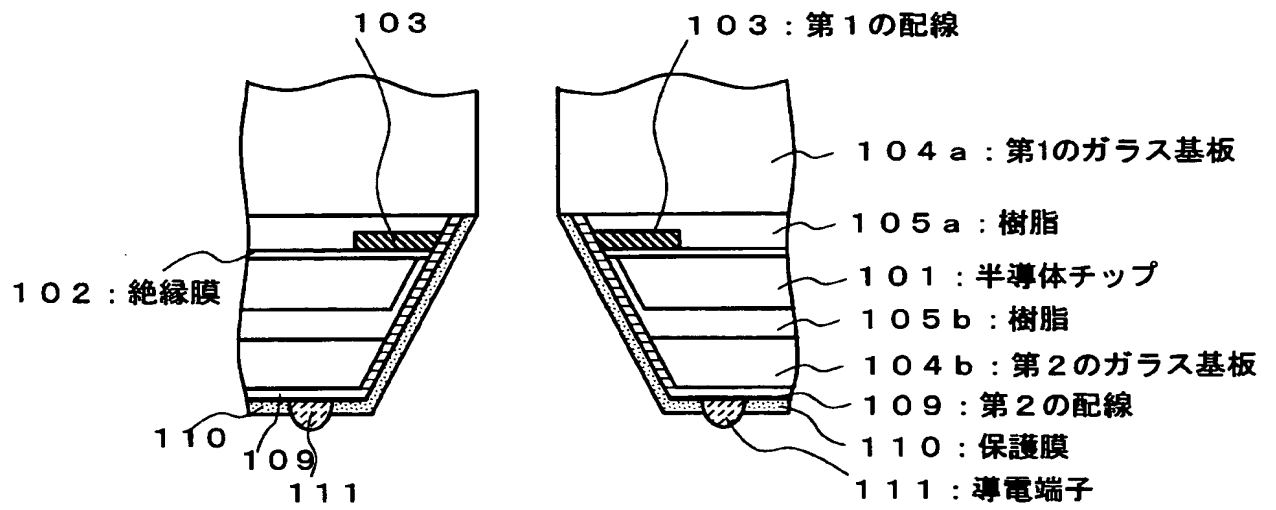
【図 8】



【図9】



【図 10】





【書類名】 要約書

【要約】

【課題】 BGA型の半導体装置の歩留まり及び信頼性向上を図る。

【解決手段】 第1の配線3が形成された半導体ウエハ1aの表面に樹脂5を介して支持板となるガラス基板4を接着する。当該ガラス基板4を接着した面と反対側の面をバックグラインドし、半導体ウエハ1aの厚さを薄くする。この時、バックグラインド処理で生じるスクラッチによる半導体ウエハ1a面内の凹凸を除去するためにウェットエッチング処理を行う。次に、ガラス基板4を接着した面と反対側の面に対して、境界Sに沿った領域を、テーパのついた溝になるようにエッチングを行う。ここで、当該エッチングで形成した溝の表面の凹凸や角になった部分の先端部を丸めるためにウェットエッチングを行う。上記ウェットエッチング処理を行うことによって、バックグラインド後、エッチング後に形成される絶縁膜、配線、保護膜の被覆性が向上し半導体装置の歩留まり、信頼性の向上につながる。

【選択図】 図8

特願 2 0 0 4 - 0 2 6 5 3 4

出 願 人 履 歴 情 報

識別番号 [ 0 0 0 0 0 1 8 8 9 ]

1. 変更年月日 1 9 9 3 年 1 0 月 2 0 日

[変更理由] 住所変更

住 所 大阪府守口市京阪本通 2 丁目 5 番 5 号

氏 名 三洋電機株式会社